



PROPUESTA DE ADJUDICACIÓN

Acuerdo de la Comisión de Selección por la que se hace pública la propuesta de adjudicación de plaza

Ref. del concurso	1.14
Nº de plazas:	1
Área de Conocimiento:	Tecnología Electrónica
Departamento:	Ingeniería Electromecánica
Centro:	Escuela Politécnica Superior (Río Vena)
Categoría profesional:	Interino bajo la figura de Profesor Asociado (4+4)
Dedicación:	8 horas semanales (4 h. docencia y 4 h. tutoría)
Perfil Docente:	Arquitecturas Avanzadas de Computadores (1º, Máster en Informática)
Titulación requerida	Titulado Universitario
Tipo docencia y horario: <u>Presencial</u> (de mañana, de tarde, o de mañana y tarde); <u>on-line</u>	de tarde
Duración del contrato:	hasta finalización del primer semestre: 2016/2017.
Motivo de la convocatoria	Reducción de capacidad docente vinculada a nuevos nombramientos (miembro Equipo Rectoral: código plaza en la RPT: IEL-TEC-TU-002)

Reunida la Comisión de Selección de la/s plaza/s referenciada/s y concluida la valoración de méritos de los candidatos, esta Comisión acuerda proponer la adjudicación de la/s plaza/s a favor de:

D^{ña}. Beatriz Gómez Merino

Y como suplentes (ampliar nº de filas según se precise):

Orden	APELLIDOS Y NOMBRE
Suplente 1º	
Suplente 2º	
Suplente 3º	
Suplente 4º	
Suplente 5º	

Elevando este acuerdo al Sr. Rector Magfco. de la Universidad de Burgos.

Contra esta propuesta de la Comisión de Selección los interesados podrán presentar Reclamación ante el Rector Magnífico de la Universidad de Burgos en el plazo máximo de diez días, a contar desde el día siguiente a su publicación en el Tablón Oficial de Anuncios de la Universidad.

Burgos, a 01 de Septiembre de 2016

La Presidenta,

Fdo.: M^{ra} Isabel Dieste Velasco